



日本電子機械工業会規格
Standard of Electronic Industries Association of Japan

EIAJ RC-2594

電子機器用電磁遅延線の試験方法
Test Methods of Delay Line for Electronic Equipment

1995年3月制定

作 成

高周波コイル技術委員会
Technical Committee on HF Coils

発 行

社団法人 日本電子機械工業会
Electronic Industries Association of Japan

日本電子機械工業会規格

電子機器用電磁遅延線の試験方法

Test Methods of Delay Line for Electronic Equipment

1. 適用範囲 この規格は電子機器に使用する電磁遅延線（以下 ディレイラインという）の試験方法について規定する。ただし、この規定と個別規格の規定との間に相違がある場合は、個別規格の規定による。

備考 この規格の引用規格を、次に示す。

J I S	B	7 5 0 2	外側マイクロメータ
J I S	B	7 5 0 7	ノギス
J I S	C	0 0 1 0	環境試験方法—電気・電子—通則
J I S	C	0 0 4 0	電子部品の振動試験方法
J I S	C	0 0 4 1	電子部品の衝撃試験方法
J I S	C	5 6 2 0	パルス技術用語
J I S	K	1 5 0 1	メタノール
J I S	K	5 9 0 2	ロジン
J I S	Z	3 2 8 2	はんだ

2. 用語の意味、及び記号

2. 1 主な用語の意味 この規格に用いる用語の意味は J I S C 5 6 2 0（パルス技術用語）の規定による。

2. 2 パルス波形と記号の定義