

JEITA

電子情報技術産業協会規格

Standard of Japan Electronics and Information Technology Industries Association

JEITA ET-7502

配線基板及びビアセンブリ基板の設計構想－
CADライブラリ作成のための
電子部品の基準点/配置角度

Printed board and printed board assemblies - Design and use -
Electronic component zero orientation for CAD library construction

2008 年 8 月制定

作 成

実装技術標準化専門委員会

Technical Standardization Subcommittee on Surface Mount Technology

発 行

社団法人 電子情報技術産業協会

Japan Electronics and Information Technology Industries Association

目 次

	ページ
序文	1
1 適用範囲	1
2 引用規格	1
3 用語及び定義	1
4 基本規則	1
5 基準点	2
5.1 表面実装部品	2
5.2 端子挿入部品	3
6 配置角度	3
6.1 配置 1 の考え方	3
6.2 配置 2 の考え方	3
7 1 端子部品	11
7.1 表面実装部品	11
7.2 端子挿入部品	12
解説	13

まえがき

この規格は、社団法人 電子情報技術産業協会（JEITA）の知的基盤部 実装技術標準化専門委員会が作成したものである。

この規格は、**JEITA TSC-16**（電子情報技術産業協会規格類の作成基準）の様式によって作成した。

この規格は、著作権法によって保護されている著作物であるため、許可なくこの規格の一部又はすべてを複製、転載することを禁止する。

この規格は、その一部が工業所有権（特許権、実用新案権、意匠権など）に抵触する可能性に関係なく、制定されている。社団法人 電子情報技術産業協会は、このような工業所有権に係る確認について、責任はもたない。

電子情報技術産業協会規格

配線基板及びアセンブリ基板の設計構想一

CAD ライブラリ作成のための電子部品の基準点/配置角度

Printed board and printed board assemblies - Design and use - Electronic component zero orientation for CAD library construction

序文

この規格は、表面実装部品及び端子挿入部品（以下、部品という。）のランドパターンに対する要求に基づき、考え方を含めた指針について、社団法人 電子情報技術産業協会（以下、JEITA という。）／実装技術標準化専門委員会がまとめたものである。

1 適用範囲

この規格は、電子部品を搭載するプリント配線板のランドパターン設計に用いる、部品基準点及び配置角度について規定する。

2 引用規格

次に掲げる規格（国際規格）は、この規格に引用されることによって、この規格の規定の一部を構成する。これらの引用規格は、その最新版（追補を含む。）を適用する。

- JEITA ET-7501** 表面実装用部品のランドパターン設計指針：一般要求事項
- JEITA ET-7501/101** 表面実装用部品のランドパターン設計指針：個別規格 品種別要求事項（角形端子、円筒形端子、内向きL型リボン端子、平面端子）
- JEITA ET-7501/105** 表面実装用部品のランドパターン設計指針：個別規格 品種別要求事項（4方向Jリード）
- JIS C 5603** プリント回路用語
- IEC 60194** Printed board design, manufacture and assembly - Terms and definitions
- IEC 61182-2** Printed board electronic description and transfer - Part 2: Product description standard for printed board, printed board assembly and testing in XML
- IEC 61188-5-3** Attachment (land/joint) considerations - Components with Gull-wing leads on two sides
- IEC 61188-5-4** Attachment (land/joint) considerations - Components with J leads on two sides
- IEC-61188-5-5** Attachment (land/joint) considerations - Components with gull-wing leads on four sides
- IEC-61188-5-8** Attachment (land/joint) considerations - Area array components (BGA, FBGA, CGA, LGA)

3 用語及び定義

この規格で用いる主な用語及び定義は、**JIS C 5603**による。

4 基本規則

共通通則では、CAD（Computer Aided Design）ライブラリ上の配置方向は、推奨配置1及び参考配置2