



日本電子機械工業会規格  
Standard of Electronic Industries Association of Japan

**EIAJ ED-7311-2**

**集積回路パッケージ個別規格**  
**[TSOP(2)]**  
**Standard of integrated circuits package**  
**[TSOP(2)]**

1997年8月制定

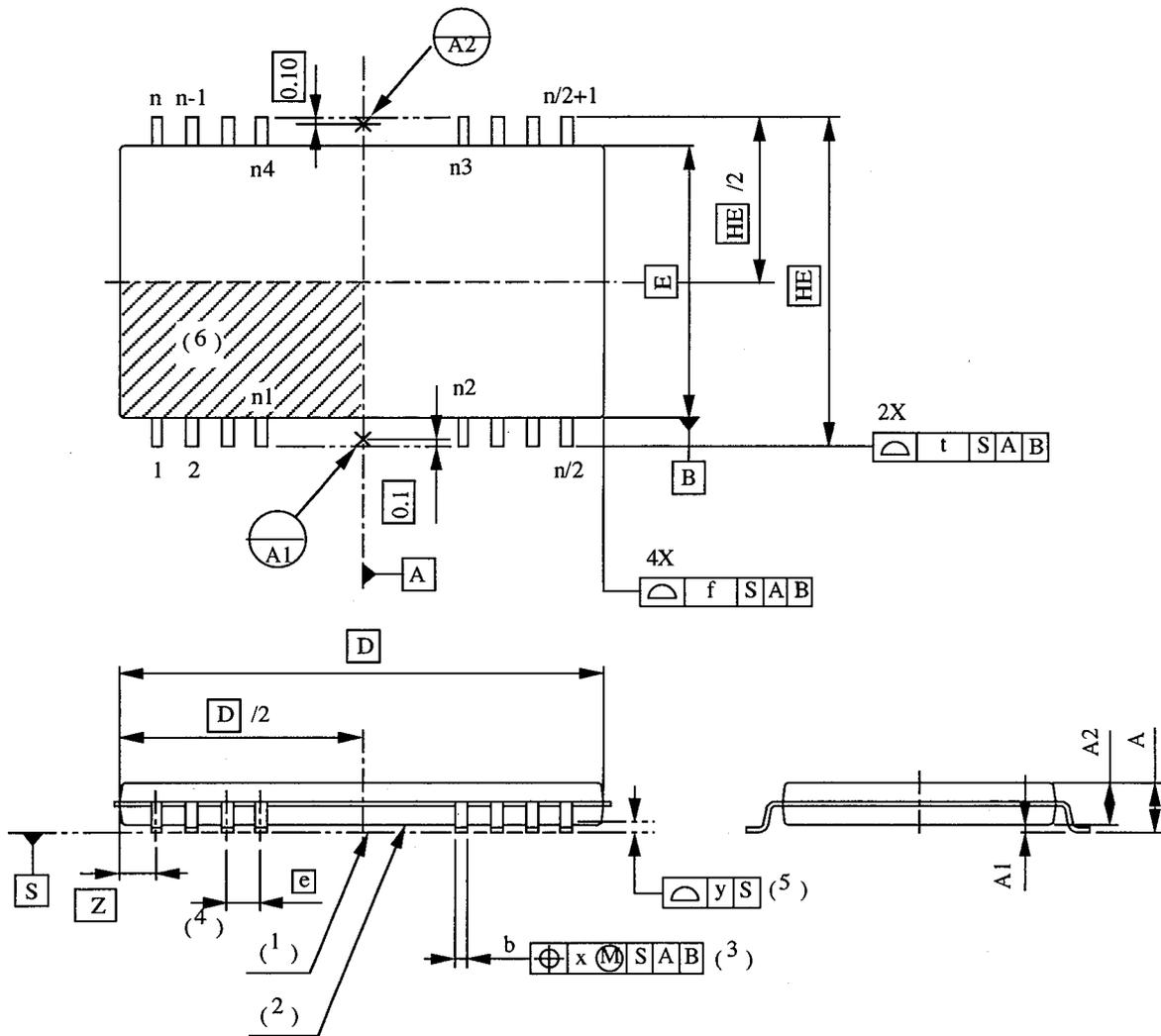
作 成

半導体パッケージ標準化委員会  
Technical Standardization Committee on Semiconductor Device Package

発 行

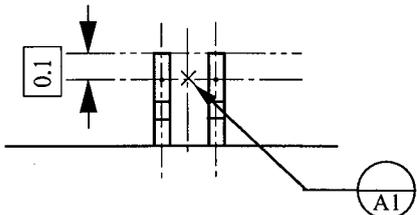
社団法人 日本電子機械工業会  
Electronic Industries Association of Japan

図 1  
Fig. 1

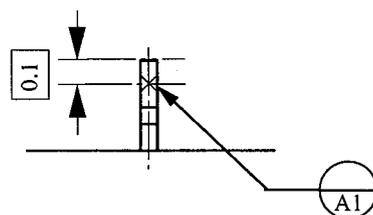


データムAの定義  
Definition of datum A

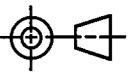
- (1) 一辺のピン数が偶数の場合  
(1) For even number of leads on a package side.
- (2) 一辺のピン数が奇数の場合  
(2) For odd number of leads on a package side.



端子先端より0.1mm入った  
端子中心間のセンタ  
The center of facing side of adjacent lead at  
a position 0.1mm inside top of the lead.



端子先端より0.1mm入った場所の  
端子のセンタ  
The center lead at a position 0.1mm  
inside top of the lead.

	<b>EIAJ STANDARD PACKAGE OUTLINE DRAWINGS</b>	<b>DATE</b> 97-04-21	<b>SHEET</b> 1 / 19
	<b>PACKAGE NAME</b> TSOP(2)	<b>EIAJ REGISTRATION NO.</b> IC - 7313 - 001	