



日本電子機械工業会規格
Standard of Electronic Industries Association of Japan

EIAJ ED-7311-1

集積回路パッケージ個別規格
[TSOP(1)]
Standard of integrated circuits package
[TSOP(1)]

1997年8月制定

作 成

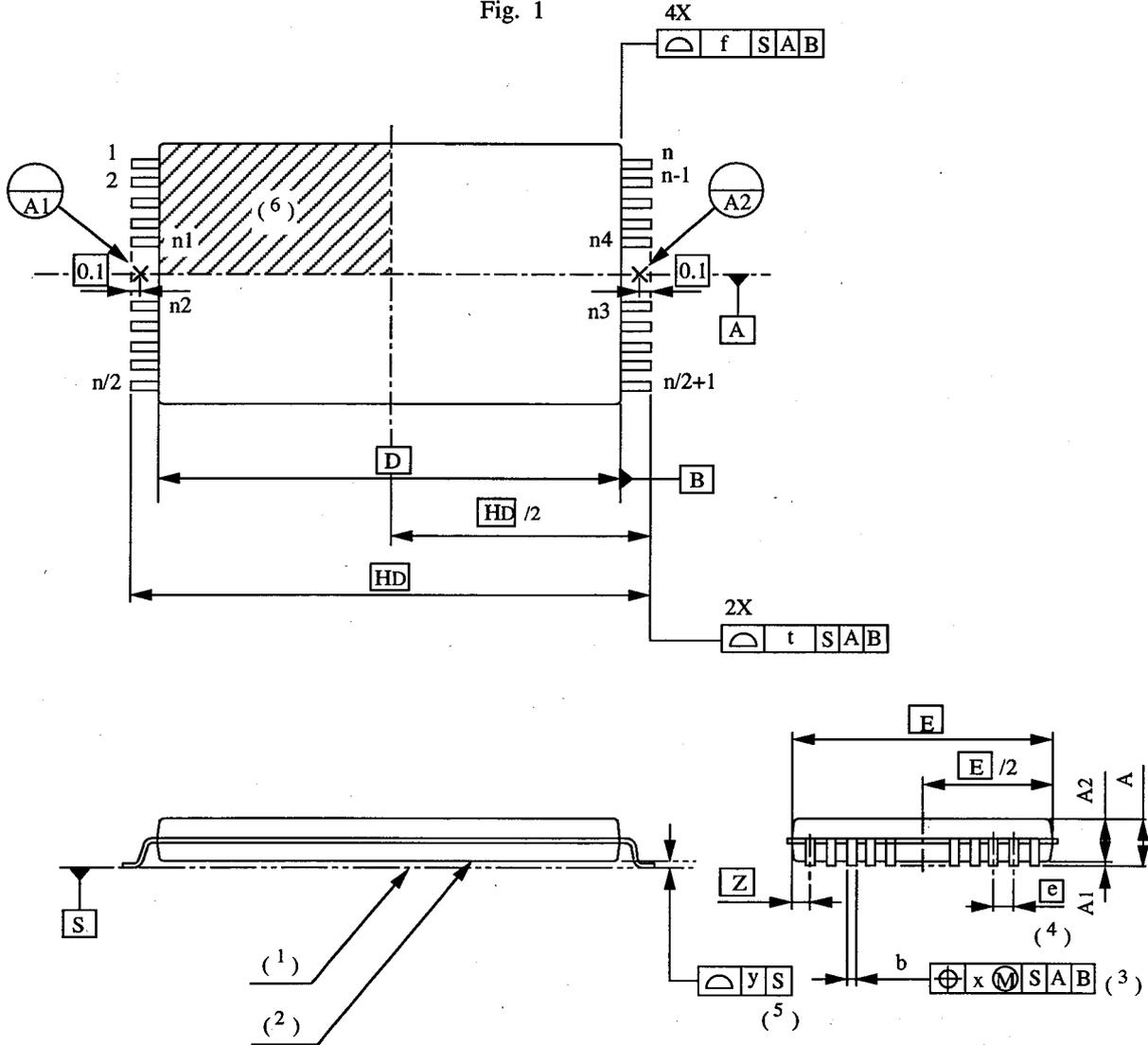
半導体パッケージ標準化委員会

Technical Standardization Committee on Semiconductor Device Package

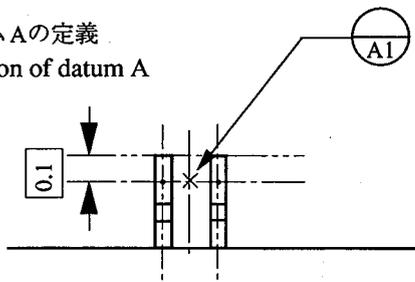
発 行

社団法人 日本電子機械工業会
Electronic Industries Association of Japan

図 1
Fig. 1



データムAの定義
Definition of datum A



端子先端より0.1mm入った
端子中心間のセンタ
The center of facing side of adjacent leads
at a position 0.1mm inside top of the leads.

	<p>EIAJ STANDARD PACKAGE OUTLINE DRAWINGS</p>	<p>DATE 97-04-21</p>	<p>SHEET 1/12</p>
<p>PACKAGE NAME TSOP(1)</p>	<p>EIAJ REGISTRATION NO. IC - 7312 - 001</p>		