

# JEITA

電子情報技術産業協会規格

Standard of Japan Electronics and Information Technology Industries Association

## JEITA ED - 7301A

### 集積回路パッケージ個別規格作成マニュアル

**Manual for preparation of individual standards  
of integrated circuits packages**

1996年12月制定

2007年3月改正

作 成

半導体パッケージ標準化委員会

Technical Standardization Committee on Semiconductor Device Package

発 行

社団法人 電子情報技術産業協会

Japan Electronics and Information Technology Industries Association

電子情報技術産業協会規格

## 集積回路パッケージ個別規格作成マニュアル

### Manual for preparation of individual standards of integrated circuits packages

**まえがき** この規格は、社団法人 電子情報技術産業協会の半導体パッケージ標準化委員会 半導体共通規格サブコミティが作成したものである。

この規格は、国際規格に整合するために制定された次の規格に基づいて、**JEITA TSC-16**(電子情報技術産業協会規格類の作成基準)の様式によって作成した規格である。

この規格は、1996年12月に発行された**EIAJ**規格**ED-7301**を改訂し、2007年3月に半導体パッケージ標準化委員会にて承認されたものである。

**1. 適用範囲** この規格は、集積回路パッケージの個別規格(以下、個別規格という。)を作成する場合に必要な事項について規定する。

**2. 引用規格** 次に掲げる規格は、この規格に引用されることによって、この規格の規定の一部を構成する。これらの引用規格のうちで、西暦年を付記してあるものは、記載の年の版を適用し、その後の改正版には適用しない。付記がない引用規格は、その最新版を適用する。

- a) **JEITA TSC-16** 電子情報技術産業協会規格類の作成基準
- b) **JEITA ED-7300A** 半導体パッケージ外形規格作成に関する基本事項
- c) **JEITA ED-7302A** 集積回路パッケージデザインガイド作成マニュアル
- d) **JEITA ED-7303C** 集積回路パッケージの名称及びコード

**3. 用語の定義** この規格で用いる用語の定義は、下記に定義する以外は **JEITA TSC-16**, **JEITA ED-7300A**, **JEITA ED-7302A**, **JEITA ED-7303C**による。

**3.1 個別規格** 単体、又は小ファミリのパッケージで使用者の互換性確保を目指した寸法を規定した文書。

**3.2 用語** この規格で用いる用語の定義は、**JEITA TSC-16**, **JEITA ED-7300A**, **JEITA ED-7302A**, **JEITA ED-7303C**による。

# **JEITA**

Standard of Japan Electronics and Information Technology Industries Association

## ***JEITA ED - 7301A***

**Manual for preparation of indivisual standards  
of integrated circuits packages**

Established in December, 1996

Revised in March, 2007

Prepared by

**Technical Standardization Committee on Semiconductor Device Package**

Published by

**Japan Electronics and Information Technology Industries Association**

11, Kanda-Surugadai 3-chome, Chiyoda-ku, Tokyo 101-0062, Japan

Printed in Japan

Translation without guarantee in the event of any doubt arising, the original standard in Japanese is to be evidence.

JEITA standards are established independently to any existing patents on the products, materials or processes they cover.

JEITA assumes absolutely no responsibility toward parties applying these standards or toward patent owners.

© 2007 by the Japan Electronics and Information Technology Industries Association

All rights reserved. No part of this standards may be reproduced in any form or by any means without prior permission in writing from the publisher.

## **Manual for preparation of individual standards of integrated circuits packages**

### **Foreword**

This standard was prepared by the Subcommittee on General Rules and Common, Technical Standardization Committee (TSC) on Semiconductor Device Packages, Japan Electronics and Information Technology Industries Association (**JEITA**).

This standard was prepared in compliance with the "Rules for the drafting and presentation of **JEITA Standards**", **TSC-16**, based on the normative references that were established with the intention of harmonizing with international standards.

This standard, the revision of the **EIAJ** specification **ED-7301** published on Dec. 1996, was approved on Mar. 2007 by the TSC on Semiconductor Device Packages.

### **1. Scope**

This standard stipulates the requirements for drafting individual standards of integrated circuit packages (hereafter referred to as individual standard).

### **2. Normative references**

The following referenced documents are indispensable for the application of this document. For dated references, only the edition cited applies. For undated references, the latest edition of the referenced document applies.

- a) **JEITA TSC-16**, Rules for the drafting and presentation of **JEITA Standards**
- b) **JEITA ED-7300A**, General rules for preparation of standards of integrated circuit packages
- c) **JEITA ED-7302A**, Manual for preparation of design guides of integrated circuit packages
- d) **JEITA ED-7303C**, Name and code for integrated circuit packages

### **3. Terms and definitions**

Definitions of the terms used in this standard follow **JEITA TSC-16**, **JEITA ED-7300A**, **JEITA ED-7302A** and **JEITA ED-7303C**, other than defined below.

#### **3.1 Individual standard**

Document specifying dimensions of a particular package or a small group of packages with the aim of providing users compatibility of the package outlines.

#### **3.2 Terms**

Definitions of the terms used in this standard follow **JEITA TSC-16**, **JEITA ED-7300A**, **JEITA ED-7302A**, and **JEITA ED-7303C**.