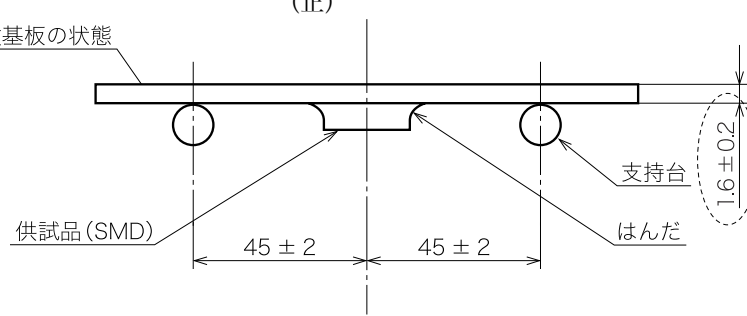


環境試験方法—電気・電子—
端子強度試験方法

正 誤 票

区分	位 置	誤	正
本体	付図 7	16±2	1.6±0.2 (正しい図を，下記に示す。)
		(正) 試験前の試験基板の状態 	

平成 17 年 11 月 1 日作成